## ® BUNDESREPUBLIK DEUTSCHLAND

### <sub>®</sub> Jffenlegungsschrift BE 3425137 A1

(5) Int. Cl. <sup>3</sup>: H 02 H 7/00 H 03 K 17/72



**DEUTSCHES PATENTAMT** 

(1) Aktenzeichen: P 34 25 137.5
 (2) Anmeldetag: 7. 7. 84

Offenlegungstag: 2. 5.85

~-

(3) Innere Priorität: (3) (3) (3) (3) (3) (30.09.83 DE 33.35.493.6

(7) Anmelder:

Leopold Kostal GmbH & Co KG, 5880 Lüdenscheid, DE; Beurer GmbH & Co KG, 7900 Ulm, DE (72) Erfinder:

Zimmermann, Axel, 5882 Meinerzhagen, DE; Bergmann, Eduard, 5880 Lüdenscheid, DE; Merk, Ernst, 7912 Weissenhorn, DE



Prüfungsantrag gem. § 44 PatG ist gestellt

(54) Elektrische Schaltungsanordnung

Es wird eine elektrische Schaltungsanordnung an einem mittels Thyristor gesteuerten Verbraucherstromkreis vorgeschlagen, bei dem zur Erfassung von durch Störungen hervorgerufenen Unterbrechungen des Verbraucherstromkreises und zwecks Gefahrenabschaltung desselben, die über einen PNP-Transistor an dem elektronischen Baustein angeschlossene Steuerelektrode zusätzlich mit der Basis eines mit seinem Emitter am negativen Pol der Gleichspannungsversorgung angeschlossenen NPN-Transistor verbunden ist, dessen Kollektor einerseits über einen Widerstand mit dem positiven Pol der Gleichspannungsversorgung und andererseits mit einem Meßeingang des elektronischen Bausteins derart verbunden ist, daß über den bei jeder negativen Flanke der vom elektronischen Baustein erzeugten impulsförmigen Signale den Zustand des NPN-Transistors erfassenden Meßeingang bei einer durch Defekt hervorgerufenen Unterbrechung des Verbraucherkreises mit der nächsten negativen Flanke die mangelnde Verlängerung des an der Steuerelektrode vorhandenen impulsförmigen Signals erkannt und die Einstellung der Erzeugung der dem PNP-Transistor zugeführten impulsförmigen Signale eingeleitet wird.

BEST AVAILABLE COPY

Lüdenscheid, den 25.Juni 1984 P 681

AGN: 2354748

Anmelder: Firma

Leopold Kostal GmbH & Co. KG Wiesenstraße 47 5880 Lüdenscheid

Firma
Beurer GmbH & Co.
7900 Ulm

#### Elektrische Schaltungsanordnung

#### Patentansprüche

1. Elektrische Schaltungsanordnung an einem mittels Thyristor gesteuerten Verbraucherstromkreis, wobei die Steuerelektrode des Thyristors über von einem an einer stabilisierten Gleichspannungsversorgung angeschlossenen 5 elektronischen Baustein erzeugte impulsförmige Signale derart beeinflußt wird, daß der Thyristor mit seiner Eigenschaft der Selbsthaltung betrieben wird, wobei sich die Länge der an der Steuerelektrode anstehenden impulsförmigen Signale auf die Länge der Einschaltzeit des Thyristors ver-10 größert, dadurch gekennzeichnet, daß die über einen PNP-Transistor ( $T_1$ ) an dem elektronischen Baustein (IC) angeschlossene Steuerelektrode zusätzlich mit der Basis eines mit seinem Emitter am negativen Pol (-) der Gleichspannungsversorgung ( $\mathbf{U}_{\mathbf{ST}}$ ) angeschlossenen 15 NPN-Transistor (T<sub>2</sub>) verbunden ist, dessen Kollektor einerseits über einen Widerstand (R1) mit dem positiven Pol (+) der Gleichspannungsversorgung und andererseits mit einem Meßeingang (E3) des elektronischen Bausteins (IC) derart verbunden ist, daß über den bei jeder negativen Flanke der

vom elektronischen Baustein (IC) erzeugten impulsförmigen Signale den Zustand des NPN-Transistor (T<sub>2</sub>) erfassenden Meßeingang (E<sub>3</sub>) bei einer durch Defekt hervorgerufenen Unterbrechung des Verbraucherkreises mit der nächsten negativen Flanke die mangelnde Verlängerung des an der Steuerelektrode vorhandenen impulsförmigen Signals\_erkannt und die Einstellung der Erzeugung der dem PNP-Transistor (T<sub>1</sub>) zugeführten impulsförmigen Signale eingeleitet wird.

- 2. Elektrische Schaltungsanordnung nach Anspruch 1, dadurch gekennzeichnet, daß der mit seinem Kollektor einerseits an der Steuerelektrode und andererseits an der Basis des NPN-Transistors (T<sub>2</sub>) angeschlossene PNP-Transistor (T<sub>1</sub>) über seinen Emitter und seine Basis mit als sogenannte "open Kollektoren" ausgebildeten Ausgängen (A<sub>1</sub>, A<sub>2</sub>) des elektronischen Bausteins (IC) verbunden ist, die den PNP-Transistor (T<sub>1</sub>) mit zueinander invertierten, impulsförmigen Signalen versorgen.
- 3. Elektrische Schaltungsanordnung nach Anspruch 1, 20 dadurch gekennzeichnet, daß der elektronische Baustein (IC) als Mikroprozessor ausgebildet ist.

Anmelder: Firma

Leopold Kostal GmbH & Co. KG

Wiesenstraße 47 5880 Lüdenscheid

Firma

Beurer GmbH & Co.

7900 Ulm

#### Elektrische Schaltungsanordnung

#### Beschreibung

Die vorliegende Erfindung geht von einer gemäß dem Oberbegriff des Hauptanspruches konzipierten elektrischen Schaltungsanordnung aus.

Es ist allgemein bekannt, zwecks Ein- und Ausschaltung eines
5 Verbraucherstromkreises einen Thyristor vorzusehen, dessen
Steuerelektrode über von elektronischen Bauelementen erzeugte und geschaltete impulsförmige Signale beeinflußt
wird. Bei solchen Schaltungen besteht die Gefahr, daß durch
Defekte hervorgerufene Unterbrechungen des Verbraucherstrom10 kreises - wie zum Beispiel ein Leitungsbruch - zur Funkenbildung und gegebenenfalls zu einem daraus resultierenden
Brand führen, und zwar, wenn die Ursache nicht erkannt und
daraufhin der Thyristor nicht abgeschaltet wird.

Der vorliegenden Erfindung liegt die Aufgabe zugrunde, an 15 einen mittels Thyristor gesteuerten Verbraucherstromkreis eine relativ einfache Schaltungsanordnung zu schaffen, durch die im Verbraucherstromkreis durch auftretende Defekte hervorgerufene Unterbrechungen erfaßt werden und mittels der eine Gefahrenabschaltung des Verbraucherstromkreises gewähr-20 leistet ist. Erfindungsgemäß wird die Aufgabe durch die im kennzeichnenden Teil des Hauptanspruches angegebenen Merkmale gelöst.

Für die Messung wird dabei in besonders vorteilhafter

5 Weise der Effekt der aus der Selbsthaltung des Thyristors resultierenden Verformung (Verlängerung) der an der Steuerelektrode anstehenden impulsförmigen Signale ausgenutzt.

Weitere vorteilhafte Ausgestaltungen des erfindungs-10 gemäßen Gegenstandes sind in den Unteransprüchen angegeben.

Die Erfindung sei anhand eines in der Zeichnung dargestellten Ausführungsbeispiels und eines dazugehörigen Diagramms näher erläutert.

Wie aus der Zeichnung hervorgeht, ist ein ohmscher Verbraucher Rv, beispielsweise ein Wärmegerät, an einer Wechselspannungsquelle R, Mp angeschlossen und wird über ein Thyristor Th in seiner Leistungsaufnahme gesteuert. Zwecks derartiger Beeinflussung ist die Steuerelektrode 20 des Thyristors Th über einen als Entkopplungsmittel dienenden PNP-Transistor  $T_1$  an einem als sogenannter "open Kollektor" ausgebildeten, impulsförmige Signale S<sub>A1</sub> erzeugenden Ausgang A<sub>1</sub> eines insbesondere als Mikroprozessor ausgebildeten, mit seinen beiden Versorgungs-25 eingängen E1, E2 an einer stabilisierten Gleichspannungsversorgung  $\mathbf{U}_{\mathbf{ST}}$  liegenden, elektronischen Bausteins IC angeschlossen. Von demselben wird bei über einen ebenfalls als "open Kollektor" ausgebildeten, ebenfalls impulsförmige, gegenüber den Signalen  $s_{A1}$  invertierte Signale  $s_{A2}$  er-30 zeugenden Ausgang A<sub>2</sub> erfolgender Ansteuerung der Basis des Transistors  $T_1$  die Steuerelektrode mit impulsförmigen

Signalen S<sub>T1</sub> so beaufschlagt, daß der Thyristor im Sinne einer sogenannten Paketsteuerung mit seiner Eigenschaft der Selbsthaltung betrieben wird, d.h., der Thyristor erhält zu Beginn einer positiven Halbwelle einen Impuls und hält sich über den Rest dieser Halbwelle von selbst. Dieser Vorgang wiederholt sich bei der nächsten positiven Halbwelle oder einer der darauf folgenden, und zwar in Abhängigkeit davon, mit welcher Leistung der Verbraucher Rv betrieben werden soll.

Aus der Selbsthaltung des Thyristors Th resultiert eine auch nach dem vom Ausgang  $A_1$  erzeugten Steuerimpuls  $S_{A1}$  über die Länge der positiven Halbwelle an der Steuerelektrode anstehende positive Spannung, d.h., der Steuerimpuls  $S_{T1}$  des Transistors  $T_1$  verlängert sich entsprechend um die Zeitdifferenz  $t_d$ .

Dieser Längerungseffekt wird nun zur Erkennung von durch Störungen hervorgerufene Unterbrechungen des Verbraucherstromkreises herangezogen und daraufhin eine Abschaltung desselben über den Thyristor durchgeführt.

20 Zu diesem Zweck ist die Steuerelektrode des Thyristors Th über einen Widerstand R2 mit der Basis eines mit seinem Emitter an den negativen Pol (-) der Versorgungsspannungsquelle U<sub>ST</sub> angeschlossenen NPN-Transistors T<sub>2</sub> verbunden, dessen Kollektor einerseits an einem Meßeingang E3 des elektronischen Bausteins IC und andererseits über einen Widerstand R1 am positiven Pol (+) der Versorgungsspannungsquelle angeschlossen ist.

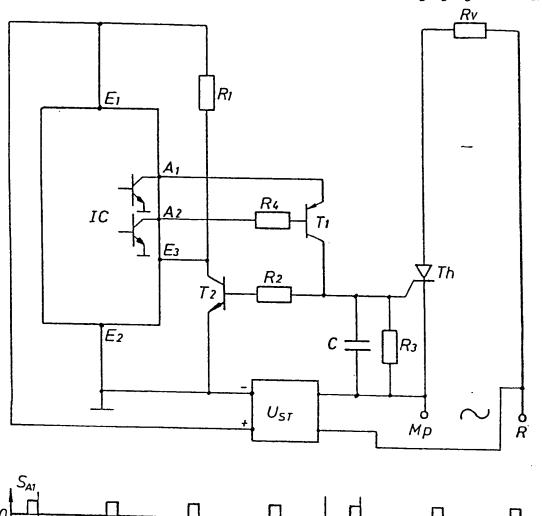
Im normalen Betriebsfall ist bei jedem Signalimpuls  $S_{A1}$  der Transistor  $T_2$  infolge der sich am Kollektor des Transistors  $T_1$  einstellenden Verlängerung des die Steuerelektrode beeinflussenden Signalimpulses  $S_{T1}$  über die

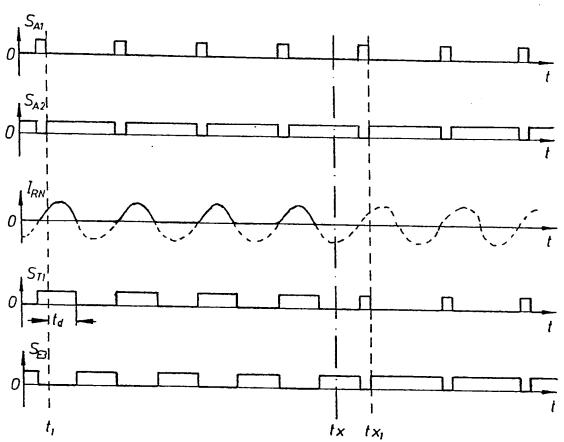
Länge einer Halbwelle durchgesteuert, so daß am Meßeingang E3 der Spannungspegel gleich Null (L) ist. Bei einer im Zeitpunkt tx auftretenden Unterbrechung des Verbraucherstromkreises findet aufgrund mangelnder Selbst-5 haltung des Thyristors Th keine Verlängerung der Signalimpulse S<sub>T1</sub> statt, d.h., nach der negativen Flanke-des anstehenden Signalimpulses  $\mathbf{S}_{\mathbf{T}1}$  geht im Zeitpunkt  $\mathbf{T}_{\mathbf{x}1}$ der Transistor T2 in seinem Sperrzustand über und an dem Meßeingang E2 steht ein von der Größe des Widerstandes R1 10 abhängiger Spannungspegel (H) an. Dieser Zustand wird <del>vo</del>n dem elektronischen Baustein IC erfaßt und führt zu einer Unterbrechung der Erzeugung der Signalimpulse SA1 und SA2, wodurch auch der Thyristor abgeschaltet wird. Die zusätzlich vorhandene RC-Kombination CR 3 ist für die Er-15 findung ohne Bedeutung, d.h., diese Bauelemente sind als Schutzschaltung für die Steuerelektrode des Thyristors vorgesehen.

7

Nummer: Int. Cl.<sup>3</sup>: 34 25 137 H 02 H 7/00

Anmeldetag: Offenlegungstag: 7. Juli 1984 2. Mai 1985





# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

#### **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
□ other:

#### IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.